

Actividad: Charla y taller de diseño y aplicaciones de Circuitos Integrados y Nanoelectrónica

18 DE OCTUBRE

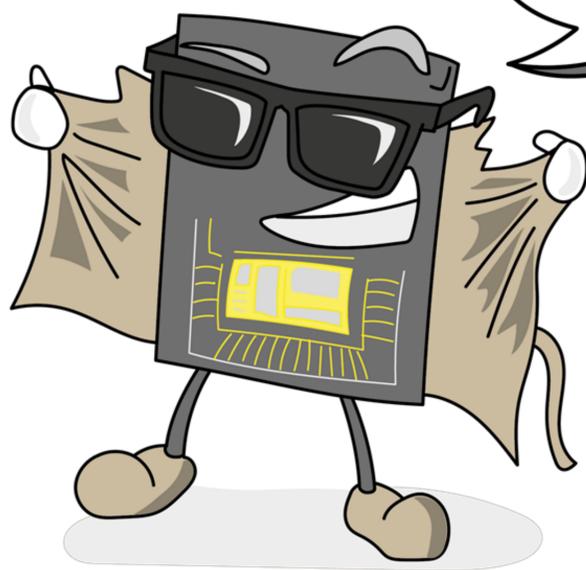
DE 11:15 A 13:30 H.

# DESCUBRE LA MICROELECTRÓNICA Y SUS OPORTUNIDADES

Actividad desarrollada dentro de las XI Jornadas de I+D+i & 3rd International Workshop on STEM (EPS)

**PRESENTACIÓN DE EXPERTOS**  
**TALLER** (Plazas limitadas)  
**REGALOS**

Jornada de Divulgación  
del Diseño y Aplicaciones  
de Circuitos Integrados y  
Nanoelectrónicos



Número de plazas limitado para el taller.  
La inscripción en este formulario no garantiza la plaza.  
En unos días recibirá un email de confirmación.

**Escuela Politécnica Superior de Sevilla (EPS)**

- Presentación de expertos - Lugar: Salón de Actos de la EPS (11:15)
- Taller - Lugar: Aula 2.1 (12:15)

**Actividad: Charla y taller de diseño y aplicaciones de Circuitos Integrados y Nanoelectrónica**  
**102 inscritos (98 presentación y 86 taller)**

