



ESCUELA POLITÉCNICA SUPERIOR

Diligencia para hacer constar que las siguientes páginas de este documento se corresponden con la información que consta en la Secretaría de Dirección de la Escuela Politécnica Superior de la Universidad de Sevilla relativa al programa oficial de la asignatura ***ELECTRÓNICA ANALÓGICA*** del curso académico ***2011-2012*** de los estudios de ***GRADO EN INGENIERÍA ELECTRÓNICA INDUSTRIAL***.

Regina M<sup>a</sup> Nicaise Fito

Gestora de Centro

Código:PFIRM757DP80YINw66sDjILdoiZ7W4.  
Permite la verificación de la integridad de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>

FIRMADO POR	REGINA NICAISE FITO	FECHA	25/04/2018
ID. FIRMA	PFIRM757DP80YINw66sDjILdoiZ7W4	PÁGINA	1/4



curso 2011-2012

**PROGRAMA DE LA ASIGNATURA  
"Electrónica Analógica"**

Grado en Ingeniería Electrónica Industrial

Departamento de Tecnología Electrónica

Escuela Politécnica Superior

**DATOS BÁSICOS DE LA ASIGNATURA**

<b>Titulación:</b>	Grado en Ingeniería Electrónica Industrial
<b>Año del plan de estudio:</b>	2010
<b>Centro:</b>	Escuela Politécnica Superior
<b>Asignatura:</b>	Electrónica Analógica
<b>Código:</b>	2010017
<b>Tipo:</b>	Obligatoria
<b>Curso:</b>	2º
<b>Período de impartición:</b>	Cuatrimestral
<b>Ciclo:</b>	0
<b>Área:</b>	Tecnología Electrónica (Area responsable)
<b>Horas :</b>	150
<b>Créditos totales :</b>	6.0
<b>Departamento:</b>	Tecnología Electrónica (Departamento responsable)
<b>Dirección física:</b>	ETSI Informatica - Avda Reina Mercedes
<b>Dirección electrónica:</b>	<a href="http://www.dte.us.es">http://www.dte.us.es</a>

**OBJETIVOS Y COMPETENCIAS**

**Objetivos docentes específicos**

Los objetivos de la asignatura son ampliar los conceptos generales básicos para el estudio del comportamiento de los circuitos analógicos (Realimentación, Estabilidad) y describir los circuitos básicos de aplicación (Filtros, Osciladores, Circuitos Basados en diodos, transistores y amplificadores operacionales). Destaca la importancia otorgada al Amplificador Operacional como circuito base sobre el que se construyen la mayoría de las aplicaciones.

La asignatura se centra en el estudio de los circuitos analógicos, empleando para ello los componentes de partida (transistores, diodos y amp. op.) a nivel de elemento de circuito. La asignatura se enfoca hacia el análisis de circuitos, tanto en continua como en alterna, en régimen senoidal estacionario.

**Competencias:**

**Competencias transversales/genéricas**

- G01 Capacidad para la resolución de problemas.
- G04 Capacidad de aplicar los conocimientos en la práctica.
- G07 Capacidad de análisis y síntesis.

Curso de entrada en vigor: 2011/2012

1 de 3

Código:PFIRM757DP80YINw66sDjILdoiZ7W4.  
Permite la verificación de la integridad de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>

FIRMADO POR	REGINA NICAISE FITO	FECHA	25/04/2018
ID. FIRMA	PFIRM757DP80YINw66sDjILdoiZ7W4	PÁGINA	2/4

## Competencias específicas

- E20 Conocimiento de los fundamentos y aplicaciones de la electrónica analógica.
- E24 Capacidad para diseñar sistemas electrónicos analógicos, digitales y de potencia.

## CONTENIDOS DE LA ASIGNATURA

- Tema 1: APLICACIONES CON DIODOS Y TRANSISTORES
- Tema 2: REALIMENTACIÓN
- Tema 3: FILTROS, ESTABILIDAD Y OSCILADORES
- Tema 4: EL AMPLIFICADOR OPERACIONAL Y SUS APLICACIONES

## ACTIVIDADES FORMATIVAS

Relación de actividades formativas del cuatrimestre

### Clases teóricas

---

**Horas presenciales:** 28.0

**Horas no presenciales:** 45.0

**Metodología de enseñanza-aprendizaje:**

- Exposición de los aspectos teóricos.
- Realización de ejemplos y ejercicios.
- Resolución de dudas.

**Competencias que desarrolla:**

- G04 Capacidad de aplicar los conocimientos en la práctica.
- G07 Capacidad de análisis y síntesis.
- E20 Conocimiento de los fundamentos y aplicaciones de la electrónica analógica.
- E24 Conocimiento de los fundamentos y aplicaciones de la electrónica analógica.

### Clases de problemas

---

**Horas presenciales:** 12.0

**Horas no presenciales:** 21.0

**Metodología de enseñanza-aprendizaje:**

- Realización de ejercicios de aplicación de los conceptos.
  - Resolución de problemas de análisis y diseño.
  - Propuesta de resolución de problemas durante el tiempo de trabajo personal
- Competencias que desarrolla:**

- G01 Capacidad para la resolución de problemas.
- G04 Capacidad de aplicar los conocimientos en la práctica.
- G07 Capacidad de análisis y síntesis.
- E20 Conocimiento de los fundamentos y aplicaciones de la electrónica analógica.
- E24 Capacidad para diseñar sistemas electrónicos analógicos, digitales y de potencia.

### Prácticas de Laboratorio

---

**Horas presenciales:** 14.0

**Horas no presenciales:** 24.0

**Metodología de enseñanza-aprendizaje:**

- Deben servir al estudiante para enfrentarse a problemas cuya solución requiere la síntesis y la aplicación de conocimientos previamente adquiridos.
  - Se planteará al alumno un circuito electrónico sobre el que el alumno tendrá que trabajar antes de acudir al laboratorio.
  - En el laboratorio deberá montar o simular el circuito y realizar las medidas que se le exijan.
  - Antes de abandonar el laboratorio deberá contar con el visto bueno del profesor y entregar una memoria en la que recoja todo el trabajo realizado.
- Competencias que desarrolla:**

- G04 Capacidad de aplicar los conocimientos en la práctica.
- G07 Capacidad de análisis y síntesis.
- E20 Conocimiento de los fundamentos y aplicaciones de la electrónica analógica.

Código:PFIRM757DP80YINw66sDjILdoiZ7W4. Permite la verificación de la integridad de este documento electrónico en la dirección: <a href="https://pfirma.us.es/verifirma">https://pfirma.us.es/verifirma</a>			
FIRMADO POR	REGINA NICAISE FITO	FECHA	25/04/2018
ID. FIRMA	PFIRM757DP80YINw66sDjILdoiZ7W4	PÁGINA	3/4

## Exámenes

---

Horas presenciales: 6.0

Horas no presenciales: 0.0

Tipo de examen: Teórico-práctico

## SISTEMAS Y CRITERIOS DE EVALUACIÓN Y CALIFICACIÓN

### Evaluación continua

---

Se realizarán dos exámenes parciales escritos teórico-prácticos de carácter eliminatorio, de modo que la no superación de alguno de ellos conlleva la realización del examen final.

Se evaluará cada práctica a medida que se vayan realizando.

### Exámenes finales

---

Se realizar un examen final escrito de carácter teórico-práctico.

Código:PFIRM757DP80YINw66sDjILdoiZ7W4. Permite la verificación de la integridad de este documento electrónico en la dirección: <a href="https://pfirma.us.es/verifirma">https://pfirma.us.es/verifirma</a>			
FIRMADO POR	REGINA NICAISE FITO	FECHA	25/04/2018
ID. FIRMA	PFIRM757DP80YINw66sDjILdoiZ7W4	PÁGINA	4/4