



ESCUELA POLITÉCNICA SUPERIOR

Diligencia para hacer constar que las siguientes páginas de este documento se corresponden con la información que consta en la Secretaria de la Escuela Politécnica Superior de la Universidad de Sevilla relativa al programa oficial de la asignatura “Electrónica de Potencia” (1130022) del curso académico “2009-2010”, de los estudios de “Ingeniero Técnico Industrial. Especialidad en Electrónica Industrial (Plan 2001)”.

Regina M^a Nicaise Fito

Gestora de Centro

Código:PFIRM794WLTXML+pA0/wk0QZJWxIuL.
Permite la verificación de la integridad de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>

FIRMADO POR	REGINA NICAISE FITO	FECHA	07/06/2018
ID. FIRMA	PFIRM794WLTXML+pA0/wk0QZJWxIuL	PÁGINA	1/4



PROGRAMA DE LA ASIGNATURA
"Electrónica de Potencia"

INGENIERO TÉCNICO INDUSTRIAL.ESP. EN ELECTRÓNICA INDUSTRIAL (Plan 2001)

Departamento de Tecnología Electrónica

Escuela Universitaria Politécnica

DATOS BÁSICOS DE LA ASIGNATURA

Titulación:	INGENIERO TÉCNICO INDUSTRIAL.ESP. EN ELECTRÓNICA INDUSTRIAL (Plan 2001)
Año del plan de estudio:	2001
Centro:	Escuela Universitaria Politécnica
Asignatura:	Electrónica de Potencia
Código:	1130022
Tipo:	Troncal/Formación básica
Curso:	3
Período de impartición:	Primer Cuatrimestre
Ciclo:	1
Área:	TECNOLOGIA ELECTRONICA
Departamento:	Tecnología Electrónica
Dirección postal:	ETSI Informatica - Avda Reina Mercedes
Dirección electrónica:	http://www.dte.us.es

OBJETIVOS Y COMPETENCIAS

Objetivos docentes específicos

En este apartado se explicarán los objetivos docentes específicos de la asignatura en cuanto a adquisición de conocimientos y capacidades, explicando los conocimientos previos necesarios para este estudio.

El contenido del curso presupone que el estudiante está familiarizado con las técnicas generales de análisis de circuitos, estudiadas en los primeros cursos. Deberá conocer los dispositivos electrónicos tales como los diodos y transistores, pues se hace hincapié en la tipología y función de los circuitos, en vez de en los dispositivos. Deben conocerse asimismo las relaciones entre la tensión y la corriente en los dispositivos lineales.

Con estos requisitos previos, el objetivo es dar una visión extensa de los circuitos electrónicos de potencia, completada con numerosos ejemplos y aplicaciones. Se potenciará la capacidad del alumno para la resolución de problemas y simulación de circuitos.

Competencias:

Competencias transversales/genéricas

- Capacidad de análisis y síntesis (Se entrena de forma intensa)
- Capacidad de organizar y planificar (Se entrena de forma moderada)
- Conocimientos generales básicos (Se entrena de forma moderada)

FIRMADO POR	REGINA NICAISE FITO	FECHA	07/06/2018
ID. FIRMA	PFIRM794wLTxLM+pA0/Wk0QZJWxIuL	PÁGINA	2/4

Solidez en los conocimientos básicos de la profesión (Se entrena de forma intensa)
Habilidades elementales en informática (Se entrena de forma intensa)
Capacidad de adaptación a nuevas situaciones (Se entrena de forma intensa)
Inquietud por la calidad (Se entrena de forma intensa)

CONTENIDOS DE LA ASIGNATURA

Tema 1: Introducción.

Introducción. Dispositivos de electrónica de potencia: interruptores.

Tema 2: Cálculos de Potencia.

Potencia y energía. Potencia instantánea. Potencia media. Valor eficaz. Potencia aparente. Factor de potencia. Cálculos de potencia. Recuperación de la energía

Tema 3: Rectificadores de Media Onda: Fundamentos de análisis.

Rectificador controlado y no controlado: carga R, carga R-L, RL-generator, L-generator. Diodo de libre circulación.

Tema 4: Conversión AC-DC: rectificadores de onda completa y trifásicos.

Rectificador monofásico de onda completa, controlado y no controlado. Rectificador trifásico de onda completa, controlado y no controlado. Cargas. Transmisión de potencia.

Tema 5: Conversión CA-CA: controladores de tensión alterna.

Monofásico y trifásico. Control de velocidad de motores. Compensación de reactiva.

Tema 6: Conversión CC-CC: reguladores.

Convertidor elevador, reductor, reductor-elevador, Cuk.

Tema 7: Fuentes de Alimentación en CC.

Convertidor de retroceso (flyback), directo (forward), push-pull, convertidores CC-CC en puente y semipunto. Elección de convertidores.

Tema 8: Conversión CC-CA: inversores.

De onda cuadrada. Distorsión armónica. Control de armónicos. Modulación PWM. Inversores trifásicos.

Tema 9: Circuitos de excitación y protección.

Para MOSFET, BJT, tiristor. Recuperación de la energía.

ACTIVIDADES FORMATIVAS

Relación de actividades de primer cuatrimestre

Clases teóricas

Horas presenciales: 3.6

Horas no presenciales: 0.0

Metodología de enseñanza-aprendizaje:

Clases teóricas en aula

Prácticas (otras)

Horas presenciales: 2.4

Horas no presenciales: 0.0

Metodología de enseñanza-aprendizaje:

Prácticas en laboratorio

FIRMADO POR	REGINA NICAISE FITO	FECHA	07/06/2018
ID. FIRMA	PFIRM794WLTXML+pA0/Wk0QZJWxIuL	PÁGINA	3/4

Clases teóricas

Horas presenciales: 0.0

Horas no presenciales: 0.0

SISTEMAS Y CRITERIOS DE EVALUACIÓN Y CALIFICACIÓN

Evaluación por examen final

Para superar el examen el alumno deberá cumplir dos condiciones: sacar al menos un 4 sobre 10 en cada parte (teoría y problemas) y obtener una media mayor o igual a 5. Además deberá obtener una nota de prácticas mayor o igual a 5. Una vez superado el examen y las prácticas, la clasificación global de la asignatura se calcula por la fórmula:

$\text{nota final} = (\text{nota global de prácticas}) \cdot 0.1 + (\text{nota de exámen}) \cdot 0.9$

Evaluación por curso.

Para superar el curso 'siguiendo una evaluación continua', el alumno deberá aprobar todos y cada uno de los trabajos prppuestos (nota mayor o igual a 5) en la fecha límite impuesta. De no ser así, deberá realizar el examen final. Además deberá obtener una nota de prácticas mayor o igual a 5. Una vez superados los trabajos y las prácticas, la clasificación global de la asignatura se calcula por la fórmula:

$\text{nota final} = (\text{nota global de prácticas}) \cdot 0.1 + (\text{promedio de trabajos}) \cdot 0.9$

Código:PFIRM794WLTXML+pA0/Wk0QZJWxIuL. Permite la verificación de la integridad de este documento electrónico en la dirección: https://pfirma.us.es/verifirma			
FIRMADO POR	REGINA NICAISE FITO	FECHA	07/06/2018
ID. FIRMA	PFIRM794WLTXML+pA0/Wk0QZJWxIuL	PÁGINA	4/4