



ESCUELA POLITÉCNICA SUPERIOR

Diligencia para hacer constar que las siguientes páginas de este documento se corresponden con la información que consta en la Secretaria de la Escuela Politécnica Superior de la Universidad de Sevilla relativa al programa oficial de la asignatura “Fundamentos de Informática” (1130004) del curso académico “2004-2005”, de los estudios de “Ingeniero Técnico Industrial. Especialidad en Electrónica Industrial (Plan 2001)”.

Regina M^a Nicaise Fito

Gestora de Centro

Código:PFIRM818W5X33Yv8CYTTkYRo4mSpq+.
Permite la verificación de la integridad de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>

FIRMADO POR	REGINA NICAISE FITO	FECHA	06/06/2018
ID. FIRMA	PFIRM818W5X33Yv8CYTTkYRo4mSpq+	PÁGINA	1/2

1. Nombre de la asignatura (Titulación)

Electrónica Digital (ED, 1º de ITI-EI, 2º Cuatrimestre)

2. Objetivos de la asignatura/competencias (máximo 5 líneas)

Conocer los conceptos matemáticos relacionados con los circuitos digitales y las representaciones numéricas habituales en estos sistemas. Mostrar los elementos básicos constituyentes de los circuitos digitales con y sin memoria (biestables y puertas). Aprender la metodología de análisis y diseño de los circuitos digitales. Conocer y aprender a integrar en los circuitos los bloques funcionales o subsistemas.

3. Contenidos (Temas y descriptores Boe: máximo 2 líneas)**Tema 1: Representación binaria.****Tema 2: Álgebra de conmutación.****Tema 3: Puertas lógicas y análisis de circuitos combinacionales.****Tema 4: Diseño de circuitos combinacionales.****Tema 5: Subsistemas combinacionales.****Tema 6: Elementos de memoria: Biestables.****Tema 7: Análisis de circuitos secuenciales síncronos.****Tema 8: Diseño de circuitos secuenciales síncronos.****Tema 9: Subsistemas secuenciales.**

Descriptores: Sistemas de numeración. Álgebra de conmutación. Puertas lógicas. Análisis y diseño combinacional. Subsistemas combinacionales: multiplexores, decodificadores, codificadores, ROM, PLA, PAL etc. Biestables: RS, JK, T, D. Análisis y diseño de circuitos secuenciales síncronos. Subsistemas secuenciales: contadores registros etc.

4. Actividades y Evaluación**4.1 Tipos de actividad**

Prácticas, Clases de aula y Exámenes

4.2 Sistemas de evaluaciónCalificación de exámen = N_E (de 0 a 10)Calificación de prácticas = N_P (0-10)Calificación final = $N_F = 0,9 \times N_E + 0,1 \times N_P$

(a) Evaluación por curso.

Tres pruebas en aula calificadas de (0-10) P_1 , P_2 y P_3 .Calificación de Prácticas = N_P

Cada prueba debe tener una nota mínima de 5 puntos.

La nota final se obtiene como $N_F = 0,9 \times (0,2 \times P_1 + 0,4 \times P_2 + 0,4 \times P_3) + 0,1 \times N_P$

FIRMADO POR	REGINA NICAISE FITO	FECHA	06/06/2018
ID. FIRMA	PFIRM818W5X33Yv8CYTTkYRo4mSpq+	PÁGINA	2/2