



ESCUELA POLITÉCNICA SUPERIOR

Diligencia para hacer constar que las siguientes páginas de este documento se corresponden con la información que consta en la Secretaría de la Escuela Politécnica Superior de la Universidad de Sevilla relativa al programa oficial de la asignatura “Tecnología Electrónica” (1130003) del curso académico “2006-2007”, de los estudios de “Ingeniero Técnico Industrial. Especialidad en Electrónica Industrial (Plan 2001)”.

Regina M^a Nicaise Fito

Gestora de Centro

Código:PFIRM8671NMQU36sfa3bm4sqU7uJob.
Permite la verificación de la integridad de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>

FIRMADO POR	REGINA NICAISE FITO	FECHA	06/06/2018
ID. FIRMA	PFIRM8671NMQU36sfa3bm4sqU7uJob	PÁGINA	1/11

DATOS BÁSICOS DE LA ASIGNATURA			
TITULACIÓN:	<i>I.T.I., especialidad Electrónica Industrial</i>		
NOMBRE:	<i>Tecnología Electrónica</i>		
NOMBRE (INGLÉS):	<i>Electronic Devices</i>		
CÓDIGO:	<i>1130003</i>	AÑO DE PLAN ESTUDIO:	<i>2001</i>
TIPO:	<i>Troncal</i>		
CRÉDITOS:	Totales	Teóricos	Prácticos
L.R.U.	12	6.0	6.0
E.C.T.S.	10.5	5.25	5.25
CURSO:	<i>1º</i>	CUATRIMESTRE:	<i>Anual</i>
		CICLO:	<i>1º</i>
URL WEB:	http://www.dte.us.es/tec_ind/electron/te/		

COORDINADOR DESIGNADO POR EL DEPARTAMENTO:
<i>Alberto Menéndez Martínez</i>

DATOS BÁSICOS DE LOS PROFESORES			
NOMBRE:	<i>ALBERTO MENÉNDEZ MARTÍNEZ</i>		
CENTRO/DEPARTAMENTO:	<i>Escuela Univ. Politécnica / Tecnología Electrónica</i>		
ÁREA:	<i>Tecnología Electrónica</i>		
Nº DE DESPACHO:	<i>P.1</i>	TELÉFONO:	<i>954552838</i>
E-MAIL:	<i>amenen@us.es</i>		
URL WEB:	http://www.dte.us.es/personal/menendez		
NOMBRE:	<i>MIGUEL ÁNGEL LEAL DÍAZ</i>		
CENTRO/DEPARTAMENTO:	<i>Escuela Univ. Politécnica / Tecnología Electrónica</i>		
ÁREA:	<i>Tecnología Electrónica</i>		
Nº DE DESPACHO:	<i>P.5</i>	TELÉFONO:	<i>954552834</i>
E-MAIL:	<i>maleal@us.es</i>		
URL WEB:	http://www.dte.us.es/personal/maleal		
NOMBRE:	<i>ÁLVARO ARIEL GÓMEZ GUTIÉRREZ</i>		
CENTRO/DEPARTAMENTO:	<i>Escuela Univ. Politécnica / Tecnología Electrónica</i>		
ÁREA:	<i>Tecnología Electrónica</i>		
Nº DE DESPACHO:	<i>P.9</i>	TELÉFONO:	<i>954551213</i>
E-MAIL:	<i>ariel@us.es</i>		
URL WEB:	http://www.dte.us.es/personal/ariel		

NOMBRE:	FÉLIX BISCARRI TRIVIÑO		
CENTRO/DEPARTAMENTO:	<i>Escuela Univ. Politécnica / Tecnología Electrónica</i>		
ÁREA:	<i>Tecnología Electrónica</i>		
Nº DE DESPACHO:	<i>P.3</i>	TELÉFONO:	<i>954552836</i>
E-MAIL:	<i>fbiscarri@us.es</i>		
URL WEB:	<i>http://www.dte.us.es/personal/fbiscarr</i>		
NOMBRE:	JORGE PLUSS CONTINO		
CENTRO/DEPARTAMENTO:	<i>Escuela Univ. Politécnica / Tecnología Electrónica</i>		
ÁREA:	<i>Tecnología Electrónica</i>		
Nº DE DESPACHO:	<i>P.10</i>	TELÉFONO:	<i>954557192</i>
E-MAIL:	<i>pluss@dte.us.es</i>		
URL WEB:			

DATOS ESPECÍFICOS DE LA ASIGNATURA

1. Descriptores según BOE

Criterios de elección y utilización de dispositivos electrónicos. Técnicas de fabricación y diseño.

2. Situación

2.1. Conocimientos y destrezas previos

No se contemplan requisitos previos en los actuales Planes de Estudio.

2.2. Contexto dentro de la titulación

Esta asignatura proporciona al alumno los conocimientos básicos relacionados con los componentes electrónicos, los materiales que se utilizan en su elaboración, el proceso de fabricación, así como los criterios de selección y utilización de los mismos.

La asignatura supone la primera toma de contacto, dentro de la titulación con la tecnología de los componentes y circuitos electrónicos. Constituye la base para las aplicaciones teórico-prácticas que se estudian en otras asignaturas de la titulación, p. ej. Electrónica Analógica, Electrónica Digital, Electrónica de Potencia, etc.

2.3. Recomendaciones

En primer cuatrimestre, se recomienda que el alumno esté cursando y asimilando las asignaturas de Materiales para Ingeniería (Materiales electrónicos) y Fundamentos Físicos de la Ingeniería (electricidad y electromagnetismo).

En segundo cuatrimestre, se recomienda que el alumno esté cursando y asimilando Fundamentos Matemáticos de la Ingeniería (variable compleja y ecuaciones diferenciales) y Teoría de Circuitos (resolución en cc y ca así como cálculo de transitorios).

2.4. Adaptaciones para estudiantes con necesidades especiales (estudiantes extranjeros, estudiantes con alguna discapacidad,...):

Se estudiarían en caso de aparecer necesidades particulares.

3. Competencias que se desarrollan

3.1. Genéricas o transversales

Incluir listado de competencias en formato tabla y valorar de 0 a 4 el grado de entrenamiento de cada una: 0, no se entrena; 1, se entrena débilmente; 2, se entrena de forma moderada; 3, se entrena de forma intensa; 4, entrenamiento definitivo de la competencia (no se volverá a entrenar después).

- Capacidad de análisis y síntesis (2)
- Resolución de problemas (2)
- Capacidad de aplicar los conocimientos en la práctica (1)
- Razonamiento crítico (1)
- Capacidad de gestión de la información (2)

Código:PFIRM8671NMQU36sfa3bm4sqU7uJob.

Permite la verificación de la integridad de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>

FIRMADO POR	REGINA NICAISE FITO	FECHA	06/06/2018
ID. FIRMA	PFIRM8671NMQU36sfa3bm4sqU7uJob	PÁGINA	3/11

3.2. Específicas
Incluir listado de competencias en formato tabla y valorar de 0 a 4 el grado de entrenamiento de cada una: 0, no se entrena; 1, se entrena débilmente; 2, se entrena de forma moderada; 3, se entrena de forma intensa; 4, entrenamiento definitivo de la competencia (no se volverá a entrenar después).
Cognitivas(saber):
<ul style="list-style-type: none"> Entender los aspectos funcionales y paramétricos de los componentes electrónicos (3)
Procedimentales/Instrumentales(saber hacer):
<ul style="list-style-type: none"> Capacidad de aplicar los conocimientos en aplicaciones circuitales sencillas, utilizando criterios de ingeniería respecto a fiabilidad, tolerancias y costo (2) Interpretación de documentación técnica (2)
Actitudinales(ser):
<ul style="list-style-type: none"> Aprendizaje autónomo (2) Razonamiento crítico (1) Toma de decisión (1)

Nota: Puede hacerse un único listado de competencias (transversal y específico).

4. Objetivos
<ul style="list-style-type: none"> Esta asignatura tiene por objetivos conseguir que el alumno conozca los aspectos funcionales, paramétricos, constructivos y de fiabilidad de los principales componentes electrónicos. El alumno ha de desarrollar durante la asignatura capacidades para identificar los componentes idóneos según la aplicación o diseño.

5. Metodología	
Número de horas de trabajo del alumno	
5.1. Primer Semestre	Nº de horas
Clases teóricas	30
Clases prácticas	15
Exposiciones y seminarios	
Tutorías especializadas	A) Colectivas
	B) Individuales
	1
Realización de actividades académicas dirigidas:	
A) Con presencia del profesor:	15
B) Sin presencia del profesor:	12
Otro trabajo personal Autónomo:	
A) Horas de estudio:	39
B) Preparación de Trabajo Personal:	9
C) Preparación de clases prácticas	15
D)	
E)	
F)	
Realización de exámenes:	
Examen escrito:	4
Exámenes orales (control del trabajo personal):	
Otros:	
Nº total de horas	
Trabajo total del estudiante	140

5.2. Segundo Semestre	Nº de horas
Clases teóricas	30
Clases prácticas	15
Exposiciones y seminarios	

Tutorías especializadas	A) Colectivas	
	B) Individuales	1
Realización de actividades académicas dirigidas:		
A) Con presencia del profesor:		15
B) Sin presencia del profesor:		12
Otro trabajo personal Autónomo:		
A) Horas de estudio:		39
B) Preparación de Trabajo Personal:		9
C) Preparación de clases prácticas		15
D)		
E)		
F)		
Realización de exámenes:		
Examen escrito:		4
Exámenes orales (control del trabajo personal):		
Otros:		
Nº total de horas		
Trabajo total del estudiante		140

6. Técnicas docentes		
(Señale con una X las técnicas que va a utilizar en el desarrollo de su asignatura. Puede señalar más de una. También puede sustituirlas por otras):		
Sesiones académicas teóricas: <input checked="" type="checkbox"/>	Exposición y debate: <input type="checkbox"/>	Tutorías especializadas: <input checked="" type="checkbox"/>
Sesiones académicas prácticas: <input checked="" type="checkbox"/>	Visitas y excursiones: <input type="checkbox"/>	Controles de lectura obligatoria: <input type="checkbox"/>
Otras (especificar): Página web		
6.1. Desarrollo y justificación		
Las técnicas docentes consideradas más apropiadas para alcanzar los objetivos marcados pretenden acompañar el desarrollo teórico-práctico de los contenidos y actividades. Comprenden:		
<ul style="list-style-type: none"> - Las sesiones académicas teóricas del programa se reparten, del modo más equilibrado posible, a lo largo de las treinta semanas que comprende el periodo lectivo anual. En estas clases el profesor desarrolla y expone los contenidos teóricos fundamentales de cada tema. - En los temas de más contenido aplicado se prevén clases prácticas en los que se resuelven problemas tipo acordes con los temas impartidos en teoría. Se pretende que el alumno asimile correctamente los contenidos antes de emplearlos en la resolución de problemas. - Las sesiones académicas dirigidas permiten al alumno: <ul style="list-style-type: none"> - Realizar las experiencias de laboratorio mediante pruebas y ensayos de dispositivos electrónicos relacionados con los contenidos desarrollados en las sesiones de teoría y problemas. - Caracterizar los dispositivos a partir de los resultados experimentales obtenidos en el laboratorio. De este modo el alumno realiza un análisis constructivista a partir de su propia experiencia. - Extraer las conclusiones que se deriven de la comparación entre las características obtenidas en la experiencia con las que ofrece el fabricante en la correspondiente documentación técnica. - Para la realización de los experimentos se emplea un Laboratorio de Electrónica Analógica. - No se prevén exposiciones y seminarios ni visitas y excursiones, ya que la asignatura no dispone de suficientes créditos para desarrollar este tipo de actividades. 		

Código:PFIRM8671NMQU36sfa3bm4sqU7uJob. Permite la verificación de la integridad de este documento electrónico en la dirección: https://pfirma.us.es/verifirma			
FIRMADO POR	REGINA NICAISE FITO	FECHA	06/06/2018
ID. FIRMA	PFIRM8671NMQU36sfa3bm4sqU7uJob	PÁGINA	5/11

Como apoyo a estas técnicas se dispone de:

- Pizarra.
- Presentaciones en transparencias.
- Apuntes editados electrónicamente.
- Guiones de los ejercicios de laboratorio a desarrollar.
- Documentación técnica proporcionada por los fabricantes de dispositivos.

No obstante se podrían producir modificaciones en la anterior relación de técnicas en aras de un mejor desarrollo del programa o de la adecuación a la dinámica que presente el alumnado.

7. Bloques temáticos

(Dividir el temario en grandes bloques temáticos. No hay número mínimo ni máximo.)

En cada bloque temático, se pueden indicar los aspectos de contenido instrumentales y actitudinales que se van a entrenar)

- BLOQUE 1: Introducción a la Tecnología Electrónica.
 - Elementos básicos de Teoría de Circuitos y de Materiales conductores
 - Conceptos de valores nominales, tolerancias y normalización
 - Coeficiente de temperatura y disipación térmica de componentes electrónicos
 - Introducción a los circuitos impresos
- BLOQUE 2: Componentes pasivos
 - Resistencias fijas y variables
 - Resistencias no lineales
 - Condensadores
 - Inductores
- BLOQUE 3: Componentes activos.
 - Introducción a los semiconductores
 - Diodos
 - Transistores BJT
 - Transistores FET
 - Circuitos Integrados

8. Bibliografía y otras fuentes documentales

8.1. General

- COMPONENTES ELECTRÓNICOS. Francisco Ruiz Vasallo. Ed. CEAC.
- MATERIALES Y COMPONENTES ELECTRÓNICOS. R. Álvarez Santos. Ed. Editesa.
- ELECTRÓNICA INTEGRADA. J. Millman y C. Halkias. Ed. Hispano Europea.
- DISIPACIÓN TÉRMICA DE COMPONENTES ELECTRÓNICOS. A. Menéndez. Ed. Panella.

8.2. Específica

- ELECTROTECNIA. J. García Trasancos. Ed. Paraninfo, 2001.
- CIRCUITOS ELECTRÓNICOS APLICADOS. SIMULACIÓN CON PSPICE. J.J. González de la Rosa et al. Ed. Servicio de Publicaciones de la Universidad de Cádiz, 2000.
- CIRCUITOS IMPRESOS. J. González, M^a A. Recasens. Ed. Paraninfo, 1997.
- PARÁSITOS Y PERTURBACIONES EN ELECTRÓNICA. A. Charoy. Ed. Paraninfo, 1996.
- TECNOLOGÍA DE MONTAJE SUPERFICIAL. R. J. Rowland, P. Belangia. Ed. Paraninfo, 1994.
- TECNICAS ELECTRÓNICAS DIGITALES. A. Hermosa. Ed. Marcombo, 1997.
- INTRODUCCIÓN A LOS CIRCUITOS INTEGRADOS. P. Calleja, et al. Ed. Servicio de Publicaciones de la ETSIT de Madrid, 1989.
- TECNOLOGÍA ELECTRÓNICA: MATERIALES Y PROCESOS DE FABRICACIÓN. A. Bandera, et al. Ed. Servicio de Publicaciones de la Universidad de Málaga, 2002.

Código:PFIRM8671NMQU36sfa3bm4sqU7uJob.

Permite la verificación de la integridad de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>

FIRMADO POR	REGINA NICAISE FITO	FECHA	06/06/2018
ID. FIRMA	PFIRM8671NMQU36sfa3bm4sqU7uJob	PÁGINA	6/11

9. Técnicas de evaluación

Enumerar tomando como referencia el catálogo de la correspondiente guía común.

- Exámenes de teoría y problemas: se realizarán exámenes de teoría y problemas en los que los alumnos tendrán que demostrar que han adquirido las competencias trabajadas durante el curso.
- Prácticas de laboratorio: serán evaluadas para formar parte de la nota final del alumno.

9.1. Criterios de evaluación y calificación

A lo largo del curso se efectuarán dos exámenes parciales, en los que se exigirá el desarrollo de cuestiones de tipo teórico y la resolución de problemas ajustados al programa de la asignatura. En cada examen se especificará el valor de las preguntas y problemas. La calificación del examen, comprendida entre 0 y 10, se obtendrá sumando las de cada parte.

Aprobarán la asignatura aquellos alumnos que hayan superado los exámenes parciales con una nota de al menos 4 puntos pero cuyo promedio de exámenes parciales sea al menos de 5 puntos y además hayan superado (APTO), asimismo, las prácticas de laboratorio. La nota global de la asignatura será:

Nota final = Nota promedio exámenes

La nota de prácticas de laboratorio, individual para cada alumno, será de APTO o NO APTO, aunque, para casos excepcionales, se podrá establecer algún tipo de puntuación que podría añadirse a la nota final de curso, siempre que la nota promedio de exámenes parciales sea de al menos 5 puntos. Los alumnos con calificación de NO APTO deberán superar un examen de prácticas.

Para que el examen de prácticas de laboratorio sea convocado, este deberá ser solicitado previamente por los alumnos interesados antes del correspondiente examen final de teoría. El aprobado de esta prueba (APTO) se mantendrá para las restantes convocatorias oficiales del curso, pero no para cursos posteriores.

Los alumnos que no aprueben por curso podrán presentarse al examen final de Junio para recuperar el laboratorio y/o el(los) parcial(es) cuyas notas de curso hubieran sido inferiores a 5 puntos. Con las nuevas puntuaciones obtenidas, la nota final se calculará con las mismas condiciones arriba indicadas.

Cualquier otra convocatoria se realizará sobre la asignatura completa y para aprobar se requerirá obtener una calificación de al menos 5 puntos y además haber superado las prácticas de laboratorio.

Código:PFIRM8671NMQU36sfa3bm4sqU7uJob.

Permite la verificación de la integridad de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>

FIRMADO POR	REGINA NICAISE FITO	FECHA	06/06/2018
ID. FIRMA	PFIRM8671NMQU36sfa3bm4sqU7uJob	PÁGINA	7/11

10. Organización docente semanal (Sólo indicar el número de horas que a ese tipo de sesión va a dedicar el estudiante cada semana)

	Sesiones Teóricas		Sesiones Prácticas		Actividad 1 Ponderador (P):		Actividad 2 Ponderador (P):		Actividad 3 Ponderador (P):		Actividad 4 Ponderador (P):		Exámenes	Temas del temario a tratar
	H	HXP	H	HXP	H	HXP	H	HXP	H	HXP	H	HXP		
1^{er} Cuatr														
1ª Semana	2	4.6	1	2	1	1.8								Tema1
2ª Semana	2	4.6	1	2	1	1.8								Tema1
3ª Semana	2	4.6	1	2	1	1.8								Tema2/Lab1
4ª Semana	2	4.6	1	2	1	1.8	0.25	0.25						Tema2/Lab1
5ª Semana	2	4.6	1	2	1	1.8								Tema1/Lab2
6ª Semana	2	4.6	1	2	1	1.8								Tema1/Lab2
7ª Semana	2	4.6	1	2	1	1.8								Tema3/Lab3
8ª Semana	2	4.6	1	2	1	1.8	0.25	0.25						Tema3/Lab3
9ª Semana	2	4.6	1	2	1	1.8								Tema7/Lab4
10ª Semana	2	4.6	1	2	1	1.8								Tema7/Lab4
11ª Semana	2	4.6	1	2	1	1.8								Tema8/Lab5
12ª Semana	2	4.6	1	2	1	1.8	0.25	0.25						Tema8/Lab5
13ª Semana	2	4.6	1	2	1	1.8								Tema8/Lab6
14ª Semana	2	4.6	1	2	1	1.8								Tema9/Lab6
15ª Semana	2	4.6	1	2	1	1.8	0.25	0.25						Tema9/Lab Recup.
16ª Semana										9				
17ª Semana													4	
18ª Semana														
19ª Semana														
20ª Semana														
Total de horas		69		30		27		1		9			4	
Total de ECTS		2.588		1.125		1.013		0.037		0.337			0.150	

Actividad 1	Laboratorio
Actividad 2	Tutorías individuales
Actividad 3	Trabajo personal
Actividad 4	

Distribuya el número de horas que ha respondido en el punto 5 en 20 semanas para una asignatura cuatrimestral y 40 anuales

2º Cuatr	Sesiones Teóricas		Sesiones Prácticas		Actividad 1 Ponderador (P):		Actividad 2 Ponderador (P):		Actividad 3 Ponderador (P):		Actividad 4 Ponderador (P):		Exámenes	Temas del temario a tratar
	H	HXP	H	HXP	H	HXP	H	HXP	H	HXP	H	HXP		
1ª Semana	2	4.6	1	2	1	1.8								Tema10
2ª Semana	2	4.6	1	2	1	1.8								Tema10
3ª Semana	2	4.6	1	2	1	1.8								Tema11/Lab7
4ª Semana	2	4.6	1	2	1	1.8	0.25	0.25						Tema11/Lab7
5ª Semana	2	4.6	1	2	1	1.8								Tema12/Lab8
6ª Semana	2	4.6	1	2	1	1.8								Tema12/Lab8
7ª Semana	2	4.6	1	2	1	1.8								Tema13/Lab9
8ª Semana	2	4.6	1	2	1	1.8	0.25	0.25						Tema16/Lab9
9ª Semana	2	4.6	1	2	1	1.8								Tema4/Lab10
10ª Semana	2	4.6	1	2	1	1.8								Tema5/Lab10
11ª Semana	2	4.6	1	2	1	1.8								Tema5/Lab11
12ª Semana	2	4.6	1	2	1	1.8	0.25	0.25						Tema14/Lab11
13ª Semana	2	4.6	1	2	1	1.8								Tema15/Lab12
14ª Semana	2	4.6	1	2	1	1.8								Tema6/Lab12
15ª Semana	2	4.6	1	2	1	1.8	0.25	0.25						Tema17/Lab Recup.
16ª Semana										9				
17ª Semana													4	
18ª Semana														
19ª Semana														
20ª Semana														
Total de horas		69		30		27		1		9			4	
Total de ECTS		2.588		1.125		1.013		0.037		0.337			0.150	

Actividad 1	Laboratorio
Actividad 2	Tutorías individuales
Actividad 3	Trabajo personal
Actividad 4	

Código:PFIRM8671NMQU36sfa3bm4sqU7uJob.
Permite la verificación de la integridad de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>

FIRMADO POR	REGINA NICAISE FITO	FECHA	06/06/2018
ID. FIRMA	PFIRM8671NMQU36sfa3bm4sqU7uJob	PÁGINA	9/11

11. Temario desarrollado

(Con indicación de las competencias que se van a trabajar en cada tema).

1. Resistencias lineales

Simbología. Tipos de resistencias. Características: valores nominales, tolerancias, valores máximos, coeficiente de temperatura, coeficiente de tensión, estabilidad. Ruido en resistores. Comportamiento en frecuencia. Tecnologías constructivas y valores típicos. Normalización, código de colores.

2. Disipación térmica de componentes

Equilibrio térmico: resistencia térmica. Curva de disipación y temperatura máxima. Sobre calentamiento en régimen transitorio. Cálculo de disipadores.

3. Potenciómetros

Descripción y aplicaciones. Simbología. Tipos de potenciómetros: químicos, de hilo y para aplicaciones especiales. Características: leyes de variación, linealidad. Tecnologías de fabricación y valores típicos.

4. Resistencias no lineales

Resistencias NTC: características, simbología, valores típicos y aplicaciones. Resistencias PTC: características, simbología, valores típicos y aplicaciones. Resistencias VDR: características, simbología, valores típicos y aplicaciones.

5. Condensadores

Concepto de capacidad y elementos de cálculo: constantes dieléctricas, energía almacenada, resistencias equivalentes en serie y en paralelo, factores de potencia, calidad y pérdidas. Materiales, tecnologías constructivas y características típicas. Simbología. Normalización y marcado.

6. Bobinas

Concepto de inductancia y elementos de cálculo: autoinducción, energía almacenada, densidad de flujo, permeabilidad, intensidad de campo, fuerza magnetomotriz y pérdidas. Materiales, tecnologías constructivas y características típicas. Simbología. Normalización y marcado.

7. Semiconductores

Materiales semiconductores intrínsecos y extrínsecos P y N. Niveles de Fermi. Distintos tipos de portadores. Difusión en estado sólido. Unión semiconductor.

8. Diodos semiconductores

El diodo ideal. Simbología. Aplicaciones. Característica tensión-intensidad. Recta de carga. Resistencia directa e inversa. Variaciones con la temperatura. Tensión de ruptura. Efectos capacitivos y tiempos de respuesta. Tecnologías constructivas y características típicas.

9. Diodos Zéner

Efecto Zéner y efecto avalancha. Simbología. Modelo equivalente. Aplicaciones básicas. Tecnologías constructivas y características típicas. Normalización. Códigos de designación.

10. Características de los transistores bipolares (BJT)

El transistor de unión: efecto transistor. Curvas características estáticas. Regiones de funcionamiento. Configuraciones básicas y modelos aproximados en corriente continua. Límites de funcionamiento.

11. Amplificación de señales con transistores bipolares (BJT)

Análisis gráfico: recta de carga y punto de funcionamiento. Ganancia. Distorsión. Acoplamiento capacitivo. Estabilidad de la polarización.

12. Modelos de funcionamiento de los transistores bipolares (BJT)

Modelo híbrido en baja frecuencia: parámetros h. Modelo híbrido π : respuesta en frecuencia. El transistor en conmutación: TON, TOFF y pérdidas en conmutación.

Código:PFIRM8671NMQU36sfa3bm4sqU7uJob.

Permite la verificación de la integridad de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>

FIRMADO POR	REGINA NICAISE FITO	FECHA	06/06/2018
ID. FIRMA	PFIRM8671NMQU36sfa3bm4sqU7uJob	PÁGINA	10/11

13. Tecnologías constructivas de los transistores bipolares (BJT)
Fabricación de transistores bipolares: principales técnicas de dopado y encapsulado. Características típicas. Simbología. Códigos de designación.

14. Transistores JFET
Canal de conducción. Característica TENSION-INTENSIDAD. Polarización y zonas de trabajo. Modelo de pequeña señal. Tecnologías constructivas y características típicas. Simbología.

15. Transistores MOS-FET
FET de puerta aislada (IGFET o MOSFET). MOSFET de enriquecimiento y de empobrecimiento: característica TENSION-CORRIENTE. Polarización y zonas de trabajo. Modelo de pequeña señal. Tecnologías constructivas y características típicas. Simbología. Análisis comparativo.

16. El circuito integrado
Microelectrónica: CI monolíticos y CI híbridos. Consideraciones de diseño, seguridad y coste: niveles de integración. Encapsulado y códigos de designación,

17. Conexionado y Circuitos Impresos
Introducción a la ingeniería electrónica. Tecnología de circuitos impresos: tipos de placas, materiales y elementos de cálculo. Diseño asistido por ordenador. Conectores, cables y pequeño material electrónico.

Se han programado un total de doce prácticas de laboratorio distribuidas a lo largo del curso. No obstante, el volumen de alumnos matriculados y el número de profesores asignados a laboratorio determinarán el número de las mismas que se realizarán.

Práctica 1: Familiarización con el Instrumental de Laboratorio I
Práctica 2: Familiarización con el Instrumental de Laboratorio II
Práctica 3: Familiarización con el Instrumental de Laboratorio III
Práctica 4: Resistores lineales fijos I Práctica 5: Resistores lineales fijos II
Práctica 6: Diodos semiconductores I Práctica 7: Diodos semiconductores II
Práctica 8: Simulación con Pspice: Diodos semiconductores
Práctica 9: El transistor bipolar I
Práctica 10: El transistor bipolar II
Práctica 11: Simulación con Pspice: El transistor bipolar
Práctica 12: Fabricación de circuitos impresos

12. Mecanismos de control y seguimiento

(al margen de los contemplados a nivel general para toda la experiencia piloto, se recogerán aquí los mecanismos concretos que los docentes propongan para el seguimiento de cada asignatura).

- Control del grado de cumplimiento del esquema temporal de la asignatura.
- Control del grado de cumplimiento de las actividades programadas por parte del profesor.

Código:PFIRM8671NMQU36sfa3bm4sqU7uJob.

Permite la verificación de la integridad de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>

FIRMADO POR	REGINA NICAISE FITO	FECHA	06/06/2018
ID. FIRMA	PFIRM8671NMQU36sfa3bm4sqU7uJob	PÁGINA	11/11