



ESCUELA POLITÉCNICA SUPERIOR

Diligencia para hacer constar que las siguientes páginas de este documento se corresponden con la información que consta en la Secretaría de la Escuela Politécnica Superior de la Universidad de Sevilla relativa al programa oficial de la asignatura “Tecnología Electrónica” (1130003) del curso académico “2004-2005”, de los estudios de “Ingeniero Técnico Industrial. Especialidad en Electrónica Industrial (Plan 2001)”.

Regina M^a Nicaise Fito

Gestora de Centro

Código:PFIRM713JMORZEsTUWdAQ+122IpInA.
Permite la verificación de la integridad de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>

FIRMADO POR	REGINA NICAISE FITO	FECHA	06/06/2018
ID. FIRMA	PFIRM713JMORZEsTUWdAQ+122IpInA	PÁGINA	1/3

1. Nombre de la asignatura (Titulación)

Tecnología Electrónica (TEn, 1º de ITI Especialidad en Electrónica Industrial, Anual)

2. Objetivos de la asignatura/competencias

Se pretende que los alumnos conozcan los principales componentes y dispositivos de electrónica industrial, recibiendo unas nociones de sus técnicas de fabricación, pero sobre todo adquiriendo unos conocimientos suficientes para su correcta utilización y selección, con una enseñanza orientada a la comprensión y análisis, pero llegando incluso a abordar una cierta iniciación al diseño de equipos electrónicos.

3. Contenidos (Temas y Descriptores B.O.E.)**COMPONENTES PASIVOS**

1. Resistencias lineales
2. Disipación térmica de componentes
3. Potenciómetros
4. Resistencias no lineales
5. Condensadores
6. Bobinas

SEMICONDUCTORES

7. Materiales semiconductores
8. Diodos semiconductores
9. Diodos Zéner
10. Características de los transistores bipolares (BJT)
11. Amplificación de señales con transistores bipolares (BJT)
12. Modelos de funcionamiento de los transistores bipolares (BJT)
13. Tecnologías constructivas de los transistores bipolares (BJT)
14. Transistores JFET
15. Transistores MOS-FET

TECNOLOGIA DE CIRCUITOS

16. Circuitos integrados
17. Circuitos Impresos

Descriptores: Criterios de elección y utilización de dispositivos electrónicos. Técnicas de fabricación y diseño.

4. Actividades y Evaluación*4.1 Tipos de actividad*

Prácticas en laboratorio, Clases de aula y Exámenes

4.2 *Sistemas de evaluación*

Calificación de examen = N_A (de 0 a 10)

Calificación de prácticas = APTO (NO APTO)

Calificación final = $N_F = N_A$ si APTO en prácticas (en caso contrario SUSPENSO)

(a) Evaluación por curso.

Dos pruebas de exámenes parciales en aula, calificadas de 0 a 10 (N_{P1} y N_{P2}). Si $N_{P1} \geq 5$ y $N_{P2} \geq 5$, entonces $N_A = (N_{P1} + N_{P2}) / 2$

(b) Examen final

La calificación de este ejercicio otorga un valor de 0 a 10 a N_A

Código:PFIRM713JMORZEsTUWdAQ+122IpInA.

Permite la verificación de la integridad de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>

FIRMADO POR	REGINA NICAISE FITO	FECHA	06/06/2018
ID. FIRMA	PFIRM713JMORZEsTUWdAQ+122IpInA	PÁGINA	3/3