

ACTO DE DEFENSA TFE

Título de TFE Implementación, programación y análisis de rendimiento de procesadores RISC-V en FPGA

Estudiante Juan Manuel Delgado Romero

Comisión Evaluadora

- Presidente: D. Félix Biscarri Triviño
- Vocal: D. Carlos Jesús Jiménez Fernández
- Secretario: D. Miguel Ángel Leal Díaz

Fecha 26/03/2026

Hora 12:00 h

Lugar Laboratorio de Electrónica Analógica EPS